

טבלת שימושים דיגיטליים ואנלוגיים ב-GPIO של ESP32

הטבלה מפרטת את השימושים האפשריים עבור כל GPIO ב-ESP32, כולל תמיכה בקריאה/כתיבה דיגיטלית, קריאה אנלוגית, (ADC1/ADC2) מגבלות בשימוש עם WiFi והערות נוספות.

GPIO	דיגיטלי (IN/OUT)	ADC (אנלוגי)	קבוצה ADC	WiFi (אנלוגי)	מיוחדות הערות
0	✓	✓	ADC2_CH1	✗	Boot LOW לפעמים חובה
2	✓	✓	ADC2_CH2	✗	משמש גם LED פנימי
4	✓	✓	ADC2_CH0	✗	גם Touch Sensor
12	✓	✓	ADC2_CH5	✗	High- ב Boot בעייתי
13	✓	✓	ADC2_CH4	✗	
14	✓	✓	ADC2_CH6	✗	משמש, SPI בעיה Boot
15	✓	✓	ADC2_CH3	✗	Boot בעייתי
25	✓	✓	ADC2_CH8	✗	גם DAC1
26	✓	✓	ADC2_CH9	✗	גם DAC2
27	✓	✓	ADC2_CH7	✗	
32	✓	✓	ADC1_CH4	✓	
33	✓	✓	ADC1_CH5	✓	
34	✗	✓	ADC1_CH6	✓	בלבד קלט
35	✗	✓	ADC1_CH7	✓	בלבד קלט
36/VP	✗	✓	ADC1_CH0	✓	בלבד קלט
39/VN	✗	✓	ADC1_CH3	✓	בלבד קלט
5	✓	✗	-	✓	משמש לפעמים כ- CS ל- SPI, שימוש Flash, בו עלול לגרום לבעייה ב- Boot
12	✓	✓	ADC2_CH5	✗	Boot HIGH בעייתי, משנה מתח פנימי ל- 1.8V
14	✓	✓	ADC2_CH6	✗	משמש SPI לעיתים בעיה ב- Boot
15	✓	✓	ADC2_CH3	✗	חייב להיות ב- Boot ב- LOW